(19)日本国特許庁(J P)

# (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平11-275523

(43)公開日 平成11年(1999)10月8日

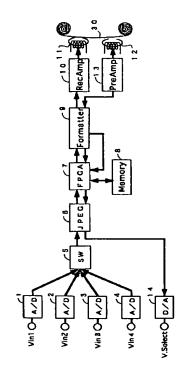
(51) Int.Cl. <sup>8</sup>		識別記号	FΙ					
	5/92		H04N	5/92		С		
	5/915			5/91 5/92		K H		
			審查請	求 有	請求項の数 4	OL	(全 6	頁)
(21)出願番号		特顯平10-77422	(71)出顧人		1889 1機株式会社			
(22)出顧日		平成10年(1998) 3月25日		大阪府	守口市京阪本通	2丁目	5番5号	
			(72)発明者	毎田	佳秋			
				大阪府	f守口市京 <b>阪</b> 本通	2丁目	5番5号	Ξ
				洋電機	株式会社内			
			(74)代理人	45 TH-L	香山 秀幸			

# (54) [発明の名称] 画像記録装置、画像記録再生装置およびデジタルVTR

# (57)【要約】

【課題】 この発明は、複数チャンネルの画像信号を時分割して単一の記録媒体に記録でき、しかも画質劣化が生じにくくかつ回路構成が簡単な画像記録装置を提供することを目的とする。

【解決手段】 複数チャンネルの画像信号を単一の記録 媒体に時分割して記録する画像記録装置であって、各チャンネルの画像信号をデジタルの画像データに変換する 複数のA/D変換器、各A/D変換器によって得られた 画像データから、各チャンネルの画像データが1フィールド分ずつ順に並んだ時分割画像データを生成するためのスイッチ、スイッチから出力される時分割画像データを圧縮する画像圧縮回路、画像圧縮回路によって得られた時分割符号化データを一時的に格納するメモリ、およびメモリから時分割符号化データを読み出して記録媒体に記録させる手段を備えている。



10

1

#### 【特許請求の範囲】

【請求項1】 複数チャンネルの画像信号を単一の記録 媒体に時分割して記録する画像記録装置であって、

各チャンネルの画像信号をデジタルの画像データに変換 する複数のA/D変換器、

各A/D変換器によって得られた画像データから、各チ ャンネルの画像データが1フィールド分ずつ順に並んだ 時分割画像データを生成するためのスイッチ、

スイッチから出力される時分割画像データを圧縮する画 像圧縮回路、

画像圧縮回路によって得られた時分割符号化データを一 時的に格納するメモリ、およびメモリから時分割符号化 データを読み出して記録媒体に記録させる手段、

を備えている画像記録装置。

【請求項2】 複数チャンネルの画像信号を単一の記録 媒体に時分割して記録するとともに、所望のチャンネル の画像信号を再生する画像記録再生装置であって、

各チャンネルの画像信号をデジタルの画像データに変換 する複数のA/D変換器、

各A/D変換器によって得られた画像データから、各チ ャンネルの画像データが1フィールド分ずつ順に並んだ 時分割画像データを生成するためのスイッチ、

スイッチから出力される時分割画像データを圧縮する画 像圧縮回路、

画像圧縮回路によって得られた時分割符号化データを一 時的に格納するメモリ、

メモリから時分割符号化データを読み出して記録媒体に 記録させる手段、

記録媒体から時分割符号化データを読み出して、上記メ モリに一時的に格納する手段、

メモリから所望のチャンネルに対応する符号化データの みを読み出す手段、

メモリから読み出された符号化データを伸長する画像伸 長回路、および画像伸長回路によって得られた画像デー タをアナログの画像信号に変換するD/A変換器、 を備えている画像記録再生装置。

【請求項3】 複数チャンネルの画像信号を単一のビデ オテープに時分割して記録するデジタルVTRであっ て、

各チャンネルの画像信号をデジタルの画像データに変換 40 する複数のA/D変換器、

各A/D変換器によって得られた画像データから、各チ ャンネルの画像データが1フィールド分ずつ順に並んだ 時分割画像データを生成するためのスイッチ、

スイッチから出力される時分割画像データを圧縮する画 像圧縮回路、

画像圧縮回路によって得られた時分割符号化データを一 時的に格納するメモリ、およびメモリから時分割符号化 データを読み出してビデオテープに記録させる手段、を 備えているデジタルVTR。

【請求項4】 ビデオテープから時分割符号化データを 読み出して、上記メモリに一時的に格納する手段、 メモリから所望のチャンネルに対応する符号化データの みを読み出す手段、

メモリから読み出された符号化データを伸長する画像伸 長回路、および画像伸長回路によって得られた画像デー タをアナログの画像信号に変換するD/A変換器、

を備えている請求項3に記載のデジタルVTR。

## 【発明の詳細な説明】

## [0001]

【発明の属する技術分野】この発明は、複数チャンネル の画像信号を時分割して単一の記録媒体に記録する画像 記録装置、画像記録再生装置およびデジタルVTRに関 する。

#### [0002]

【従来の技術】監視カメラによって撮像された画像を、 VTRによってビデオテープに記録する監視装置が既に 開発されている。この種の監視装置では、複数台の監視 カメラを設置した場合には、各監視カメラから画像を記 録するためには複数台のVTRが必要となる。

【0003】そこで、複数台の監視カメラからの画像を VTRによって記録するために、各監視カメラからの画 像を時分割して1台のVTRに入力することが考えられ

【0004】図2は、複数台の監視カメラからの画像を 時分割してデジタルVTRに入力するマルチプレクサ1 00と、デジタルVTR200とからなる監視装置を示 している。

【0005】〔1〕記録時の動作についての説明

【0006】記録時においては、マルチプレクサ100 に入力された各チャンネルの画像信号Vin1~Vin 4は、それぞれA/D変換器101~104によってデ ジタル信号に変換された後、同期合わせのためにフィー ルドメモリ111~114に一時的に格納される。

【0007】セレクタ121は、フィールドメモリ11 1~114から各チャンネルに対する1フィールド分の 画像データを順に読み出す。これにより、各チャンネル の画像データが1フィールド分ずつ順に並んだ時分割画 像データがセレクタ121から出力される。時分割画像 データは、D/A変換器122によってアナログの時分 割画像信号に変換されて出力される。

【0008】マルチプレクサ100から出力された時分 割画像信号は、デジタルVTR200に送られる。デジ タルVTR200では、入力された時分割画像信号がA /D変換器201によってデジタルの時分割画像データ に変換される。A/D変換器201によって得られた時 分割画像データは、JPEG圧縮伸長回路202によっ て圧縮された後、メモリ204に一時的に格納される。

【0009】メモリ204に格納された時分割符号化デ 50 ータは、ゲートアレイ(FPGA)203によってフォ

30

ーマッタ205に入力可能な形式に変換された後、記録 アンプ206および記録ヘッド207を介してビデオテ ープ300に記録される。

【0010】〔2〕再生時の動作についての説明

【0011】再生時には、ビデオテープ300に記録さ れているデータが再生ヘッド208によって読み出され る。再生ヘッド208によって読み出されたデータは、 再生アンプ209、フォーマッタ205およびゲートア レイ203を介して元の時分割符号化データに変換され る。ゲートアレイ203から出力された時分割符号化デ 10 ータは、JPEG圧縮伸長回路202によって伸長され て、時分割画像データに戻される。この時分割画像デー タは、D/A変換器210によって、アナログの時分割 画像信号に変換された後、マルチプレクサ100に送ら れる。

【0012】デジタルVTR200からマルチプレクサ 100に送られてきた時分割画像信号は、A/D変換器 101~104のうちの1つのA/D変換器に送られ る。この例では、マルチプレクサ100に送られてきた 時分割画像信号はA/D変換器104に送られて、デジ 20 タルの時分割画像データに変換された後、フィールドメ モリ114に一時的に格納される。そして、フィールド メモリ114に格納された時分割画像データのうち、所 望のチャンネルに対応する画像データのみがフィールド メモリ114から読み出され、セレクタ121およびD /A変換器122を介して出力(信号(V. select)さ れる。

【0013】このようなマルチプレクサとデジタルVT Rとを組み合わせたシステムにおいては、記録動作およ び再生動作を含めると、A/D変換およびD/A変換処 30 理が、3回行われることになるため、画質が劣化すると ともに回路が複雑になるという問題がある。

#### [0014]

【発明が解決しようとする課題】この発明は、複数チャ ンネルの画像信号を時分割して単一の記録媒体に記録で き、しかも画質劣化が生じにくくかつ回路構成が簡単な 画像記録装置、画像記録再生装置およびデジタルVTR を提供することを目的とする。

#### [0015]

【課題を解決するための手段】この発明による画像記録 40 装置は、複数チャンネルの画像信号を単一の記録媒体に 時分割して記録する画像記録装置であって、各チャンネ ルの画像信号をデジタルの画像データに変換する複数の A/D変換器、各A/D変換器によって得られた画像デ ータから、各チャンネルの画像データが1フィールド分 ずつ順に並んだ時分割画像データを生成するためのスイ ッチ、スイッチから出力される時分割画像データを圧縮 する画像圧縮回路、画像圧縮回路によって得られた時分 割符号化データを一時的に格納するメモリ、およびメモ リから時分割符号化データを読み出して記録媒体に記録 50

させる手段を備えていることを特徴とする。

【0016】この発明による画像記録再生装置は、複数 チャンネルの画像信号を単一の記録媒体に時分割して記 録するとともに、所望のチャンネルの画像信号を再生す る画像記録再生装置であって、各チャンネルの画像信号 をデジタルの画像データに変換する複数のA/D変換 器、各A/D変換器によって得られた画像データから、 各チャンネルの画像データが1フィールド分ずつ順に並 んだ時分割画像データを生成するためのスイッチ、スイ ッチから出力される時分割画像データを圧縮する画像圧 縮回路、画像圧縮回路によって得られた時分割符号化デ ータを一時的に格納するメモリ、メモリから時分割符号 化データを読み出して記録媒体に記録させる手段、記録 媒体から時分割符号化データを読み出して、上記メモリ に一時的に格納する手段、メモリから所望のチャンネル に対応する符号化データのみを読み出す手段、メモリか ら読み出された符号化データを伸長する画像伸長回路、 および画像伸長回路によって得られた画像データをアナ ログの画像信号に変換するD/A変換器を備えているこ とを特徴とする。

【0017】この発明によるデジタルVTRは、複数チ ャンネルの画像信号を単一のビデオテープに時分割して 記録するデジタルVTRであって、各チャンネルの画像 信号をデジタルの画像データに変換する複数のA/D変 換器、各A/D変換器によって得られた画像データか ら、各チャンネルの画像データが1フィールド分ずつ順 に並んだ時分割画像データを生成するためのスイッチ、 スイッチから出力される時分割画像データを圧縮する画 像圧縮回路、画像圧縮回路によって得られた時分割符号 化データを一時的に格納するメモリ、およびメモリから 時分割符号化データを読み出してビデオテープに記録さ せる手段を備えていることを特徴とする。

【0018】上記デジタルVTRに、ビデオテープから 時分割符号化データを読み出して、上記メモリに一時的 に格納する手段、メモリから所望のチャンネルに対応す る符号化データのみを読み出す手段、メモリから読み出 された符号化データを伸長する画像伸長回路、および画 像伸長回路によって得られた画像データをアナログの画 像信号に変換するD/A変換器を設けることが好まし

# [0019]

【発明の実施の形態】以下、図面を参照して、この発明 の実施の形態について説明する。

【0020】図1は、複数チャンネルの画像信号を時分 割して単一のビデオテープに記録するデジタルVTRの 構成を示している。

【0021】このデジタルVTRは、4つの監視カメラ (ビデオカメラ) から送られてきた 4 チャンネルの画像 信号Vin1~Vin4を時分割して記録し、所定の1 チャンネルの画像信号を再生する。

5

【0022】[1]記録時の動作についての説明

【0023】記録時においては、各チャンネルの画像信号Vin1~Vin4は、それぞれA/D変換器1~4によってデジタル信号に変換された後、スイッチ5に送られる。スイッチ5は、たとえば、4垂直期間に1回の割合で切り換えられ、選択されたチャンネルの1フィールド分の画像データを出力するように制御される。これにより、各チャンネルの画像データが1フィールド分ずつ順に並んだ時分割画像データがスイッチ5から出力される。ただし、フィールド間隔は4垂直期間となる。

【0024】スイッチ5から出力された時分割画像データは、JPEG圧縮伸長回路6によって圧縮された後、メモリ8に一時的に格納される。

【0025】メモリ8に格納された時分割符号化データは、ゲートアレイ(FPGA)7によってフォーマッタ9に入力可能な形式に変換された後、記録アンプ10および記録ヘッド11を介してビデオテープ30に記録される。

【0026】〔2〕再生時の動作についての説明

【0027】再生時には、ビデオテープ30に記録され 20 ているデータが再生ヘッド12によって読み出される。 再生ヘッド12によって読み出されたデータは、再生アンプ13、フォーマッタ9およびゲートアレイ7を介して元の時分割符号化データに変換された後、メモリ8に一時的に格納される。

【0028】メモリ8に格納された時分割符号化データのうち、所望のチャンネル(選択されたチャンネル)に対応する符号化データのみがメモリ8から読み出されて、JPEG圧縮伸長回路6では、メモリ8から送られてきた符号化データが伸長されて、選択されたチャンネルに対する画像データに戻される。この画像データは、D/A変換器14によって、アナログの画像信号(V. select)に変換されて出力される。

\*【0029】図1のデジタルVTRでは、記録動作および再生動作を含めて、A/D変換およびD/A変換処理が1回しか行われないため、画質劣化が生じにくくなるとともに、回路が簡単となる。

【0030】上記実施の形態では、複数チャンネルの画像信号を時分割して単一のビデオテープに記録するデジタルVTRについて説明したが、複数チャンネルの画像信号を時分割して単一のビデオディスク等のビデオテープ以外の記録媒体に記録する画像記録装置または画像記録再生装置にもこの発明を適用することができる。

## [0031]

【発明の効果】この発明によれば、複数チャンネルの画像信号を時分割して単一の記録媒体に記録でき、しかも画質劣化が生じにくくかつ回路構成が簡単な画像記録装置、画像記録再生装置およびデジタルVTRが実現する。

## 【図面の簡単な説明】

【図1】複数チャンネルの画像信号を時分割して単一の ビデオテープに記録するデジタルVTRの概略構成を示 すブロック図である。

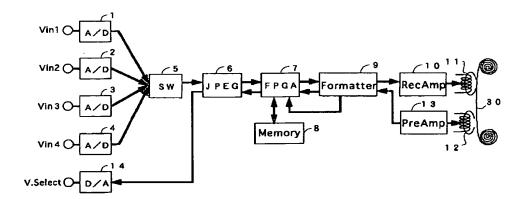
【図2】従来装置を示すブロック図である。

## 【符号の説明】

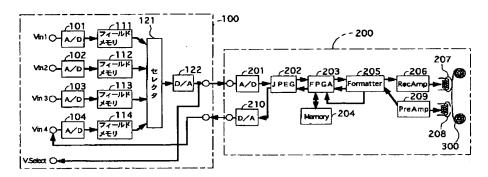
1~4 A/D変換器

- 5 スイッチ
- 6 JPEG圧縮伸長回路
- 7 ゲートアレイ
- 8 メモリ
- 9 フォーマッタ
- 10 記録アンプ
- 11 記録ヘッド
- 12 再生ヘッド
- 13 再生アンプ
- 14 D/A変換器
- 30 ビデオテープ

【図1】



## 【図2】



## 【手続補正書】

【提出日】平成11年7月13日

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正内容】

# 【特許請求の範囲】

【請求項1】 複数チャンネルの画像信号を単一の記録 媒体に時分割して記録する画像記録装置であって、

各チャンネルの画像信号をデジタルの画像データに変換する複数のA/D変換器、

各 A / D変換器によって得られた画像データから、各チャンネルの画像データが 1 フィールド分ずつ順に並んだ時分割画像データを生成するためのスイッチ、

スイッチから出力される時分割画像データを圧縮する画 像圧縮回路、

画像圧縮回路によって得られた時分割符号化データを一時的に格納するメモリ、およびメモリから時分割符号化データを読み出して記録媒体に記録させる手段<u>を備えお</u>り、

スイッチは、3垂直期間以上の所定の画像取込み期間毎に切り換えられ、各切り換え期間中に入力されている1つのチャンネルの画像データから、1フィールド分の画像データを出力するものであることを特徴とする画像記録装置。

【請求項2】 複数チャンネルの画像信号を単一の記録 媒体に時分割して記録するとともに、所望のチャンネル の画像信号を再生する画像記録再生装置であって、

各チャンネルの画像信号をデジタルの画像データに変換する複数のA/D変換器、

各A/D変換器によって得られた画像データから、各チャンネルの画像データが1フィールド分ずつ順に並んだ時分割画像データを生成するためのスイッチ、

スイッチから出力される時分割画像データを圧縮する画 像圧縮回路、

画像圧縮回路によって得られた時分割符号化データを一 時的に格納するメモリ、

メモリから時分割符号化データを読み出して記録媒体に 記録させる手段、

記録媒体から時分割符号化データを読み出して、上記メ モリに一時的に格納する手段、

メモリから所望のチャンネルに対応する符号化データの みを読み出す手段、

メモリから読み出された符号化データを伸長する画像伸長回路、および画像伸長回路によって得られた画像データをアナログの画像信号に変換するD/A変換器<u>を備え</u>おり、

スイッチは、3垂直期間以上の所定の画像取込み期間毎に切り換えられ、各切り換え期間中に入力されている1つのチャンネルの画像データから、1フィールド分の画像データを出力するものであることを特徴とする画像記録再生装置。

【請求項3】 複数チャンネルの画像信号を単一のビデオテープに時分割して記録するデジタルVTRであって、

各チャンネルの画像信号をデジタルの画像データに変換する複数のA/D変換器、

各A/D変換器によって得られた画像データから、各チャンネルの画像データが1フィールド分ずつ順に並んだ時分割画像データを生成するためのスイッチ、

スイッチから出力される時分割画像データを圧縮する画 像圧縮回路、

画像圧縮回路によって得られた時分割符号化データを一時的に格納するメモリ、およびメモリから時分割符号化データを読み出してビデオテープに記録させる手段<u>を備えおり、</u>

スイッチは、3 垂直期間以上の所定の画像取込み期間毎に切り換えられ、各切り換え期間中に入力されている1つのチャンネルの画像データから、1フィールド分の画像データを出力するものであることを特徴とするデジタルVTR。

【請求項4】 ビデオテープから時分割符号化データを 読み出して、上記メモリに一時的に格納する手段、 メモリから所望のチャンネルに対応する符号化データの みを読み出す手段、

メモリから読み出された符号化データを伸長する画像伸長回路、および画像伸長回路によって得られた画像データをアナログの画像信号に変換するD/A変換器、

を備えている請求項3に記載のデジタルVTR。

【手続補正2】

.. .. . .

【補正対象書類名】明細書

【補正対象項目名】0015

【補正方法】変更

【補正内容】

[0015]

【課題を解決するための手段】この発明による画像記録 装置は、複数チャンネルの画像信号を単一の記録媒体に 時分割して記録する画像記録装置であって、各チャンネ ルの画像信号をデジタルの画像データに変換する複数の A/D変換器、各A/D変換器によって得られた画像デ ータから、各チャンネルの画像データが1フィールド分 ずつ順に並んだ時分割画像データを生成するためのスイ ッチ、スイッチから出力される時分割画像データを圧縮 する画像圧縮回路、画像圧縮回路によって得られた時分 割符号化データを一時的に格納するメモリ、およびメモ リから時分割符号化データを読み出して記録媒体に記録 させる手段を備えており、スイッチは、3垂直期間以上 の所定の画像取込み期間毎に切り換えられ、各切り換え 期間中に入力されている1つのチャンネルの画像データ から、1フィールド分の画像データを出力するものであ ることを特徴とする。

【手続補正3】

【補正対象書類名】明細書

【補正対象項目名】0016

【補正方法】変更

【補正内容】

【0016】この発明による画像記録再生装置は、複数 チャンネルの画像信号を単一の記録媒体に時分割して記 録するとともに、所望のチャンネルの画像信号を再生す る画像記録再生装置であって、各チャンネルの画像信号 をデジタルの画像データに変換する複数のA/D変換 器、各A/D変換器によって得られた画像データから、 各チャンネルの画像データが1フィールド分ずつ順に並 んだ時分割画像データを生成するためのスイッチ、スイ ッチから出力される時分割画像データを圧縮する画像圧 縮回路、画像圧縮回路によって得られた時分割符号化デ ータを一時的に格納するメモリ、メモリから時分割符号 化データを読み出して記録媒体に記録させる手段、記録 媒体から時分割符号化データを読み出して、上記メモリ に一時的に格納する手段、メモリから所望のチャンネル に対応する符号化データのみを読み出す手段、メモリか ら読み出された符号化データを伸長する画像伸長回路、 および画像伸長回路によって得られた画像データをアナ ログの画像信号に変換するD/A変換器を備えており、 スイッチは、3垂直期間以上の所定の画像取込み期間毎 に切り換えられ、各切り換え期間中に入力されている1 つのチャンネルの画像データから、1フィールド分の画 像データを出力するものであることを特徴とする。

【手続補正4】

【補正対象書類名】明細書

【補正対象項目名】0017

【補正方法】変更

【補正内容】

【0017】この発明によるデジタルVTRは、複数チ ャンネルの画像信号を単一のビデオテープに時分割して 記録するデジタルVTRであって、各チャンネルの画像 信号をデジタルの画像データに変換する複数のA/D変 換器、各A/D変換器によって得られた画像データか ら、各チャンネルの画像データが1フィールド分ずつ順 に並んだ時分割画像データを生成するためのスイッチ、 スイッチから出力される時分割画像データを圧縮する画 像圧縮回路、画像圧縮回路によって得られた時分割符号 化データを一時的に格納するメモリ、およびメモリから 時分割符号化データを読み出してビデオテープに記録さ せる手段を備えており、スイッチは、3垂直期間以上の 所定の画像取込み期間毎に切り換えられ、各切り換え期 <u>間中に入力されている1つのチャンネルの画像データか</u> <u>ら、1フィールド分の画像データを出力するものである</u> ことを特徴とする。